

E1 Register - Speicher für ganze Wörter

Wir haben im Abschnitt C Speicherglieder kennen gelernt, die immer 1 bit speichern können.

Nun arbeitet man in der EDV ja meistens mit Zahlen oder Zeichencode, welche durch ein längeres Bitmuster von z.B. 8, 16, 32 oder 64 bits dargestellt werden.

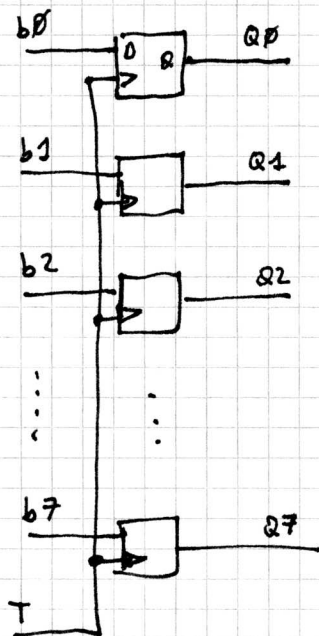
Dies nennt man dann "1 Wort".

Ein Bitmuster von 8 bits heißt auch 1 Byte.

Mit 4 bits kann man die Zahlen von 0 bis 15 darstellen,
8 bits reicht für 0 .. 255.

Es ist ja $255 = 2^8 - 1$.

Wie können wir nun in einem Takte ein Byte abspeichern?



- gemeinsame Steuersignale 2
 - gemeinsame Takteingänge 1
 - 8 x Input 8
 - 8 x Output 8
-
- 19

Ein wichtiges Türchen ist also noch frei - für 'output enabled'!

